

## ルネサス RX ファミリ

### 統合開発環境 CS+から e<sup>2</sup> studio への移行(エミュレータ編)

#### 要旨

本アプリケーションノートは RX ファミリ用 CS+から e<sup>2</sup> studio への移行する場合に e<sup>2</sup> studio での E2 エミュレータ Lite、E2 エミュレータ、E20 エミュレータの設定方法や操作方法の違いについて記載していません。

#### 動作確認デバイス

RX ファミリ

#### 動作環境

e<sup>2</sup> studio バージョン 2023-10

CS+ バージョン V8.10.00

e<sup>2</sup> studio にはツールの使い方を記載したクイックスタートガイドを用意していますのであらかじめご参照ください。

- ・ [統合開発環境 e<sup>2</sup> studio ユーザーズマニュアルクイックスタートガイド](#) (R20UT5293)

エミュレータのデバッグ機能に関しては以下のドキュメントを参照してください。

- ・ [オンチップデバッガ 機能概要](#) (R20UT0616)

本アプリケーションノートは RX65N を E2 Lite で使用した場合を元に作成していますが、基本的な設定方法、操作方法はエミュレータ共通です。

## 目次

1. はじめに.....	3
2. CS+のプロジェクトを e <sup>2</sup> studio で開く方法.....	3
2.1 プロジェクトの移行方法.....	3
2.2 留意事項.....	3
3. エミュレータ接続時の設定はどこで行うのか?.....	4
3.1 エミュレータ接続の設定箇所.....	4
3.2 エミュレータとの接続用設定の比較.....	5
3.2.1 主な設定箇所の違い.....	5
3.2.2 内蔵フラッシュメモリへの上書きの設定.....	6
3.2.3 外部フラッシュメモリへのダウンロードの設定方法.....	7
4. デバッグ(E2,E2 Lite,E20 エミュレータ)の起動.....	8
4.1 e <sup>2</sup> studio のデバッグの起動方法.....	8
4.2 ダウンロードファイルの設定とダウンロード前後のコマンド処理.....	8
4.3 デバッグとの接続解除方法.....	9
4.4 ホットプラグイン接続.....	10
5. デバッグ機能.....	10
5.1 基本的なデバッグ機能.....	10
5.2 ブレークポイント.....	11
5.2.1 PC(プログラムカウンタ)ブレークポイントの設定方法.....	11
5.2.2 変数や指定したアドレスへのアクセスでブレークする方法.....	14
5.3 トレース.....	16
5.3.1 トレースの設定方法.....	16
5.3.2 トレースの開始/終了条件の設定.....	17
5.3.3 データアクセストレースの条件設定.....	18
5.3.4 トレース・イベントポイント.....	18
5.4 パフォーマンス(タイマ計測)機能.....	18
5.5 メモリ操作.....	19
5.5.1 メモリをフィルする方法.....	19
5.5.2 メモリ内容をセーブする方法.....	20
5.6 レジスタ操作.....	20
5.7 プログラム実行中にメモリや変数を自動更新する方法.....	21
5.7.1 「メモリー」ビューの自動更新.....	21
5.7.2 式ビューの自動更新.....	22
6. フラッシュライタと同じ書き込みを行う.....	23
7. FAQ 集.....	24
改訂記録.....	25

## 1. はじめに

e<sup>2</sup> studio のヘルプにはデバッグ使用時のチュートリアルが掲載されています。

プログラムの作成からデバッグまでを本チュートリアルの手順通りに操作していただくことにより、気軽に e<sup>2</sup> studio を体験していただくことが可能ですので、まずはチュートリアルをお試しください。

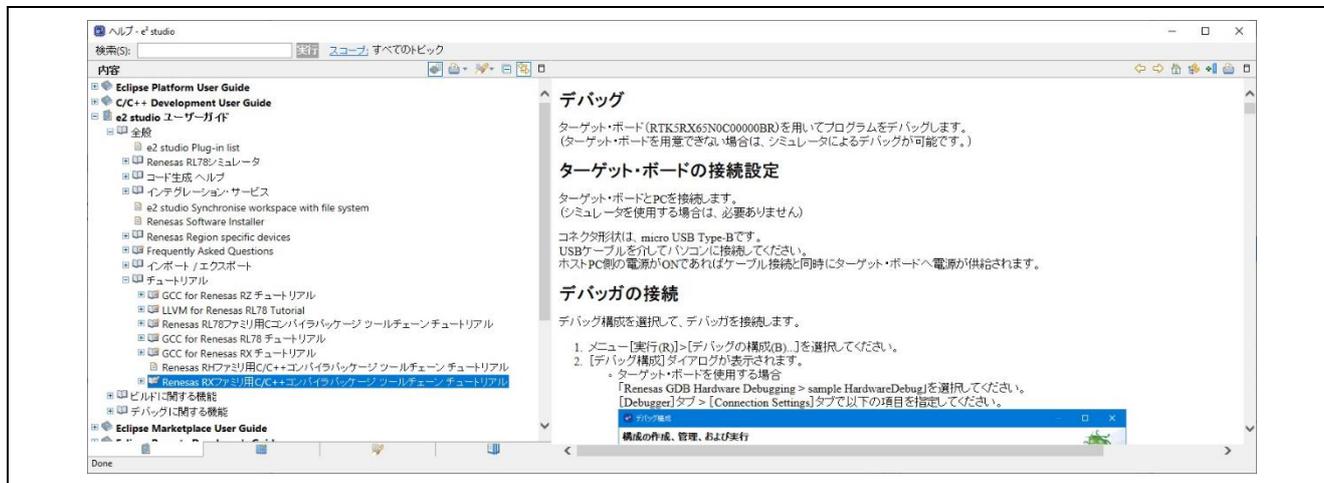


図 1-1 チュートリアル

## 2. CS+のプロジェクトを e<sup>2</sup> studio で開く方法

### 2.1 プロジェクトの移行方法

CS+ から e<sup>2</sup> studio にプロジェクトを移行する方法は、以下の URL を参照してください。

[CS+から e<sup>2</sup> studio への移行方法](#)

### 2.2 留意事項

プロジェクトを移行するにあたり留意事項があります。

以下の FAQ を参照してください。

[CS+と e<sup>2</sup> studio の間でプロジェクトを流用する際の留意事項](#)

[CS+で作成したプロジェクトを e<sup>2</sup> studio にインポートしたが、ビルドできない](#)

### 3. エミュレータ接続時の設定はどこで行うのか？

e<sup>2</sup> studio は CS+で対応しているエミュレータ(E2,E2 Lite,E20 エミュレータ)すべてに対応しています。

エミュレータの新たな購入やターゲットボードを改造する必要はありません。

#### 3.1 エミュレータ接続の設定箇所

e<sup>2</sup> studio では「実行」メニュー → 「デバッグの構成...」から「デバッグ構成」ダイアログを起動し、「Renesas GDB Hardware Debugging」以下のデバッグ構成名をクリックし「Debugger」タブから設定します。

シミュレータの場合は「Renesas Simulator Debugging(RX,RL78)」以下のデバッグ構成名になります、エミュレータとシミュレータで設定箇所が異なります。

エミュレータの機種を変更する場合、「Debug hardware」の設定で変更します。

接続するマイコンを変更する場合は、「Target Device」で変更できますが、e<sup>2</sup> studio ではプロジェクトのマイコンとエミュレータの接続先のマイコンの設定は独立しており、プロジェクトの対象マイコンの設定には反映されません。

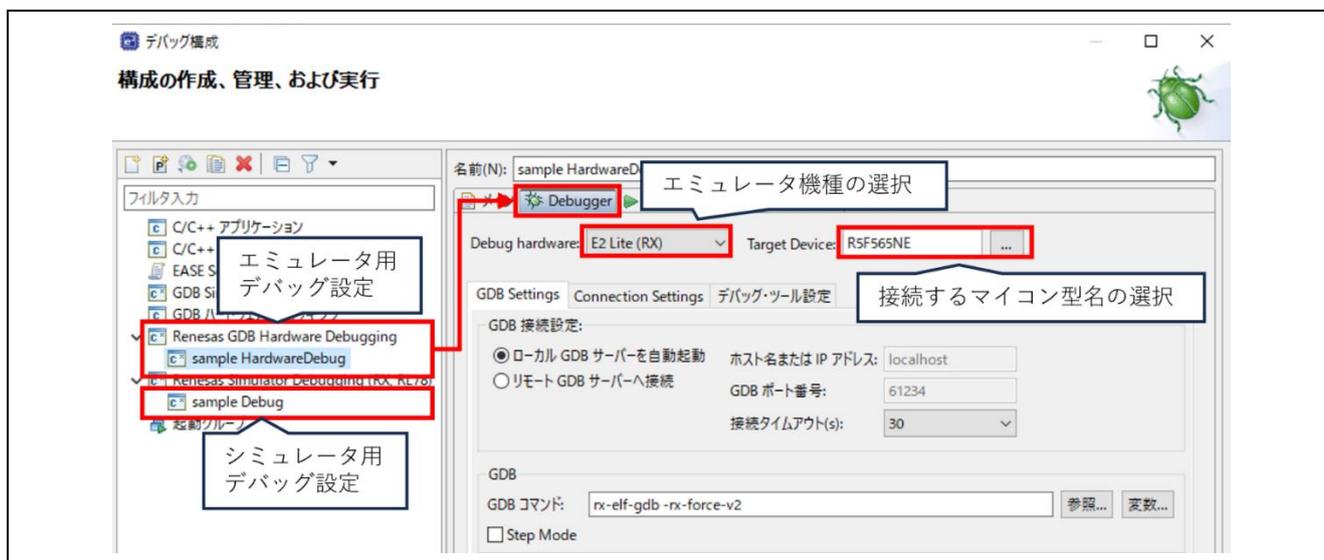


図 3-1 エミュレータ接続の設定箇所

プロジェクトのマイコン変更に関しては以下の FAQ も参照してください。

[e<sup>2</sup> studio のプロジェクトでデバイスを変更する方法](#)

### 3.2 エミュレータとの接続用設定の比較

e<sup>2</sup> studio の「Debugger」タブでエミュレータとの接続用の設定を行います。

#### 3.2.1 主な設定箇所の違い

下図は CS+と共通した設定項目の設定箇所の比較になります。

対応する設定箇所が無い項目は設定箇所が異なりますので、この後の章でそれぞれ説明します。

The figure compares settings between CS+ and e<sup>2</sup> studio for RX E2 Lite. It is divided into two main sections: Connection Settings and Debug/Tools Settings.

**CS+の接続用設定 (CS+ Connection Settings):**

- 内蔵 ROM/RAM: 内蔵 ROMサイズ [Kバイト] (1024), 内蔵 RAMサイズ [Kバイト] (640), データフラッシュ・メモリ・サイズ [Kバイト] (32)
- クロック: メイン・クロック・ソース (EXTAL), メイン・クロック周波数 [MHz] (24.0000), 動作周波数 [MHz] (120.0000), 内蔵フラッシュ・メモリ書き換え時のクロック操作を許可する (はい)
- エミュレータとの接続: エミュレータリアル No.
- ターゲット・ボードとの接続: エミュレータから電源供給をすなわ(最大 200 mA) (いいえ), 通信方式 (FINE), FINE ボーレート [bps] (1500000)
- フラッシュ: IDコードの入力モード (IDコードを 16進 32 桁で指定), IDコード (HEX) (FFFFFFFFFFFFFFFFFFFFFFFFFFFFFFFF), ワーク RAM 開始アドレス (HEX) (1000), ワーク RAM サイズ [バイト] (1280)
- CPU の動作モード: モード端子設定 (シングルチップモード), レジスタ設定 (シングルチップモード), エンディアン (Little-endian データ), 起動バンクを変更する (いいえ)

**e<sup>2</sup> studio の接続用設定 (e<sup>2</sup> studio Connection Settings):**

- GDB Settings: クロック (Main Clock Source: EXTERNAL, EXTERNAL Frequency [MHz]: 24, Operation Frequency [MHz]: 120,000, Internal Flash Memory Write Operation Clock Source Change Allowed: No)
- エミュレータとの接続: エミュレータ (Auto), 接続タイプ (Fine), JTAG Clock Frequency [MHz] (6.00), Fine Rate [Mbps] (1.50)
- 電源: エミュレータから電源を供給する (MAX 200mA) (いいえ), 供給電圧 [V] (3.3)
- CPU 動作モード: レジスタ設定 (Single Chip), モード端子 (Single Chip Mode), 起動バンクを変更する (いいえ), 起動バンク (Bank0)
- 通信モード: モード (Debug Mode), デバッガ終了後にユーザー・プログラムを実行する (いいえ)
- フラッシュ: ID コード (XXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXX)

**CS+のデバッグ・ツール設定 (CS+ Debug/Tools Settings):**

- メモリ: メモリ・マッピング (23), メモリ書き込み時にヘリファイを行う (はい)
- 実行中のメモリ・アクセス: 実行を一瞬停止してアクセスする (いいえ), 実行中に表示更新を行う (はい), 表示更新間隔 [ms] (500)
- レジスタ: 実行中に PC 表示を行う (いいえ)
- ブレーク: 優先的に使用するブレークポイントの種類 (ハードウェア・ブレーク)
- システム: 内蔵プログラム ROM を書き換えるプログラムをデバッグする (いいえ), 内蔵データフラッシュを書き換えるプログラムをデバッグする (いいえ), 実行開始前に指定ルーチンを実行する (いいえ), ブレーク後に指定ルーチンを実行する (いいえ)
- トレース: トレース機能の用途 (トレース), トレース・メモリを使い切った後の動作 (トレース・メモリを上書きし実行を続ける), トレース・データ種別 (データアクセス), データアクセスのバス・マスタ (CPU), タイム・スタンプ出力 (いいえ)
- タイマ: カウンタを 64 ビットで使用する (いいえ)

**e<sup>2</sup> studio のデバッグ・ツール設定 (e<sup>2</sup> studio Debug/Tools Settings):**

- IO: デフォルト IO ファイル名を使用 (いいえ), IO ファイル名 (\$support\_area\_loc)
- 一般: ダウンロード後にリセットする (はい)
- メモリ: エンディアン (Little-Endian), メモリ書き込み時のヘリファイ (いいえ), 内部フラッシュメモリの上書き (582), 外部メモリ領域 (0)
- ワーク RAM 開始アドレス (0x1000), ワーク RAM サイズ (Bytes) (0x500)
- システム: 内蔵プログラム ROM を書き換えるプログラムをデバッグする (いいえ), 内蔵データフラッシュを書き換えるプログラムをデバッグする (いいえ)
- Start / Stop 機能設定: ユーザー・プログラム実行前に関数を実行する (いいえ), start 関数の開始アドレス (0x0), ユーザー・プログラム停止時に関数を実行する (いいえ), stop 関数の開始アドレス (0x0), ワーク RAM 開始アドレス (0x3fdd0), ワーク RAM サイズ (バイト) (0x230)

図 3-2 設定箇所の比較(RX65N を E2 Lite で使用した場合の例)

### 3.2.2 内蔵フラッシュメモリへの上書きの設定

CS+ではダウンロード時の内蔵フラッシュメモリへの書き込み(元のデータを消去するか保持するか)の設定はコードフラッシュとデータフラッシュ毎の設定でしたが、e<sup>2</sup> studio ではさらにこまかくブロック単位で設定できます。

「デバッグ・ツール設定」の「内部フラッシュメモリーの上書き」の項目の右端の「...」をクリックして開くダイアログで、ブロック毎にダウンロード時に消去せず書き込みするか、消去してから書き込みするか設定することができます。

選択されたブロックは消去せず書き込みし、未選択のブロックは消去してから書き込みします。

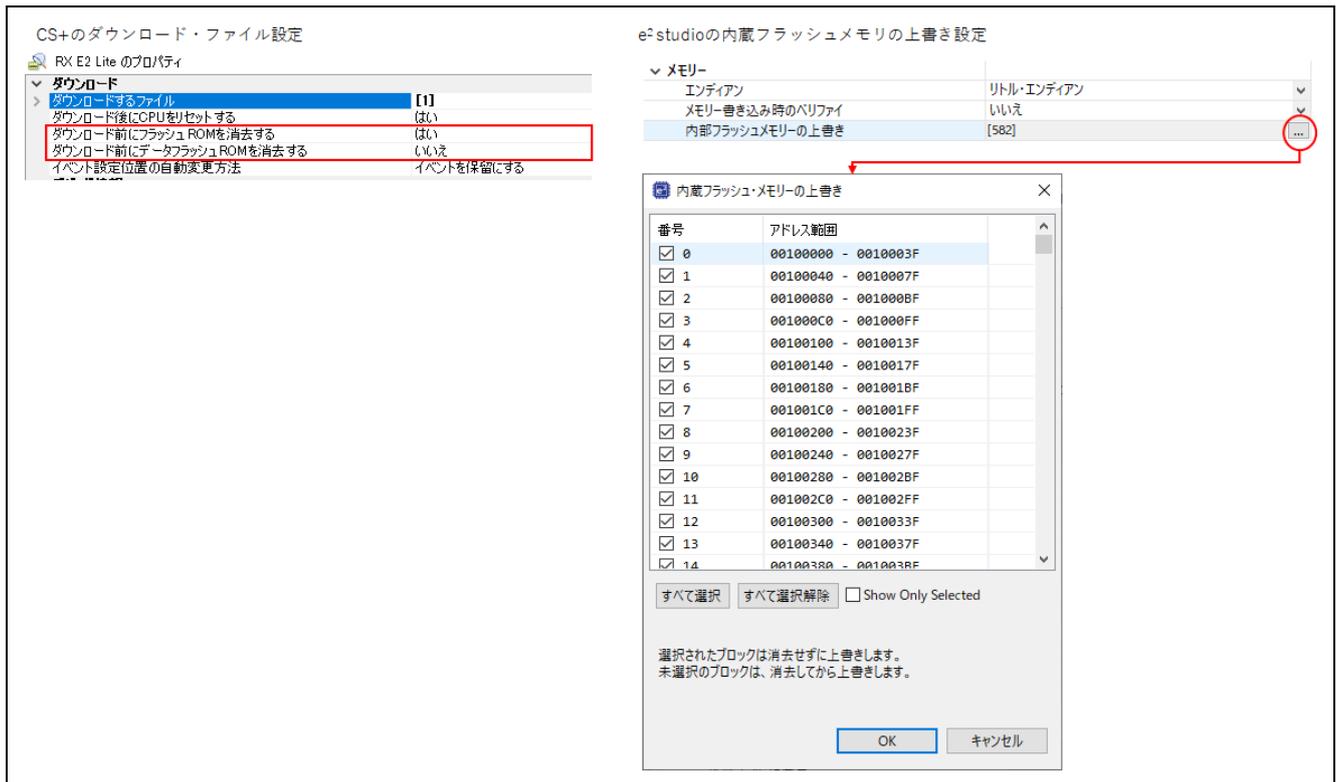


図 3-3 内蔵フラッシュメモリーの上書き設定

### 3.2.3 外部フラッシュメモリへのダウンロードの設定方法

e<sup>2</sup> studio でも CS+同様外部フラッシュ定義エディタを使用した外部パラレルフラッシュメモリへの書き込みに対応しています。

CS+で使用していた USD ファイルや HEW スクリプトもそのまま使用可能ですし、HEW スクリプトを使用せず新たに IO レジスタの設定をすることもできます。

「デバッグ・ツール設定」の「外部フラッシュ」の項目の「ダウンロードを有効にする」を「はい」に設定した後、「外部フラッシュ定義」の右端の「...」をクリックして開くダイアログで、USD ファイルの指定やダウンロード前の外部フラッシュメモリの消去の設定を行います。

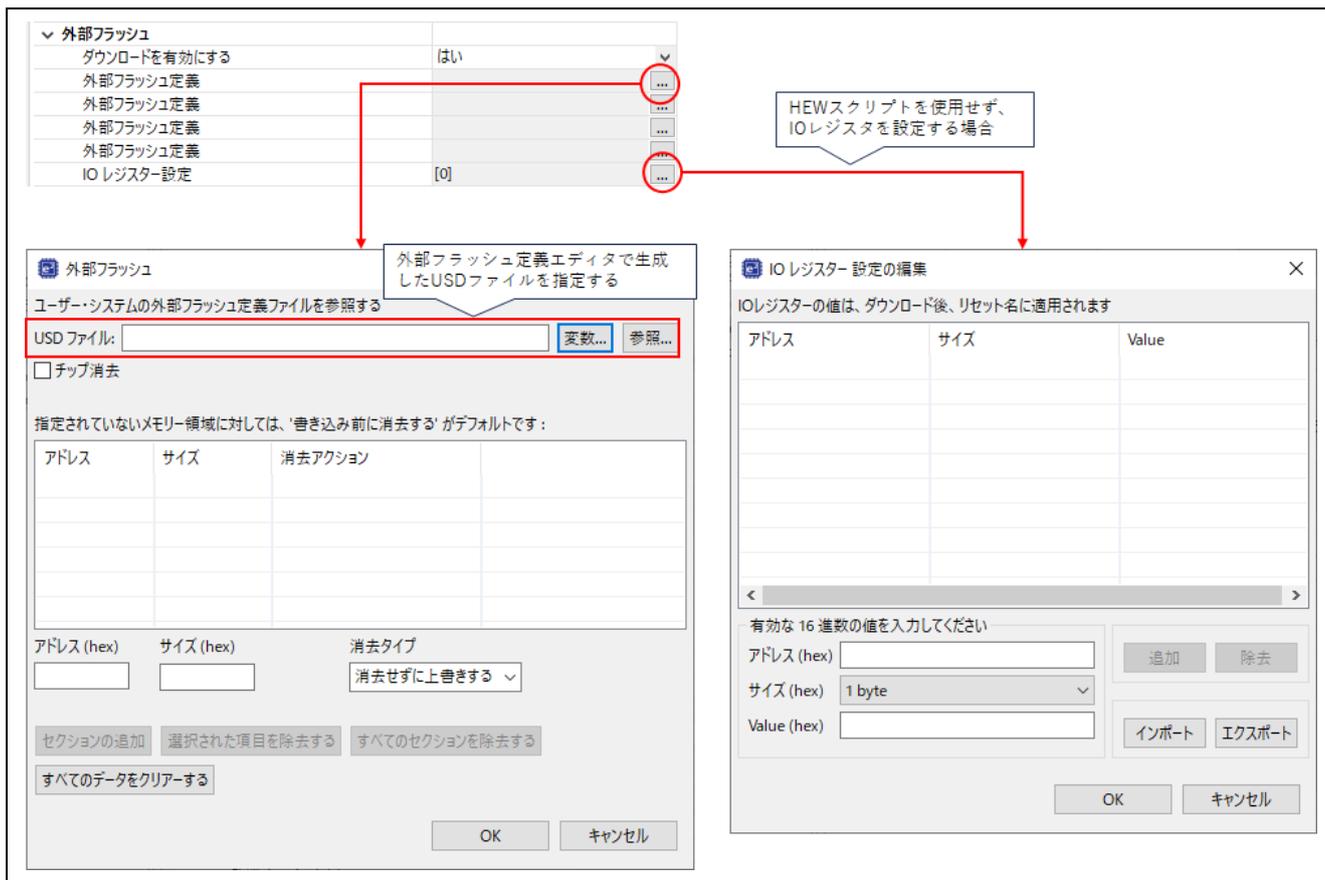


図 3-4 外部フラッシュメモリへの書き込み設定

外部フラッシュメモリに書き込みを行うためには、書き込み前のマイコンの動作モードを拡張モードに変更し外部バスを有効にする必要がありますので、それを HEW スクリプトか「IO レジスタ設定」を使って行います。

USD ファイルや HEW コマンドに関する詳細は、外部フラッシュ定義エディタのユーザーズマニュアルを参照してください。

## 4. デバッグ(E2,E2 Lite,E20 エミュレータ)の起動

### 4.1 e<sup>2</sup> studio のデバッグの起動方法

e<sup>2</sup> studio でのデバッグの起動方法に関する詳細は、以下の FAQ を参照してください。

[e<sup>2</sup> studio のデバッグ起動方法](#)

### 4.2 ダウンロードファイルの設定とダウンロード前後のコマンド処理

初期設定では、CS+も e<sup>2</sup> studio もデバッグを起動していない状態から、デバッグを起動すると起動後にダウンロードを行います。

ダウンロードファイルの追加やダウンロードファイルの設定の変更は、e<sup>2</sup> studio では「デバッグ構成」ダイアログの「Startup」タブで行います。

ただし、ダウンロード後にリセットを行う設定は「デバッグ・ツール設定」タブにあります。

なお、CS+ではロードモジュールファイルは\*.abs ですが、e<sup>2</sup> studio では CC-RX は\*.x、GCC は\*.elf になり、ロード・タイプの「イメージ」が CS+での「オブジェクト」に相当します。

また、デバッグ起動時やプログラムファイルのダウンロード前後にデバッグからターゲットを操作する場合も e<sup>2</sup> studio では「デバッグ構成」のダイアログの「Startup」タブで行います。

これは CS+での「フック処理」に相当します。

下図は CS+と共通した設定項目の設定箇所の比較になります。

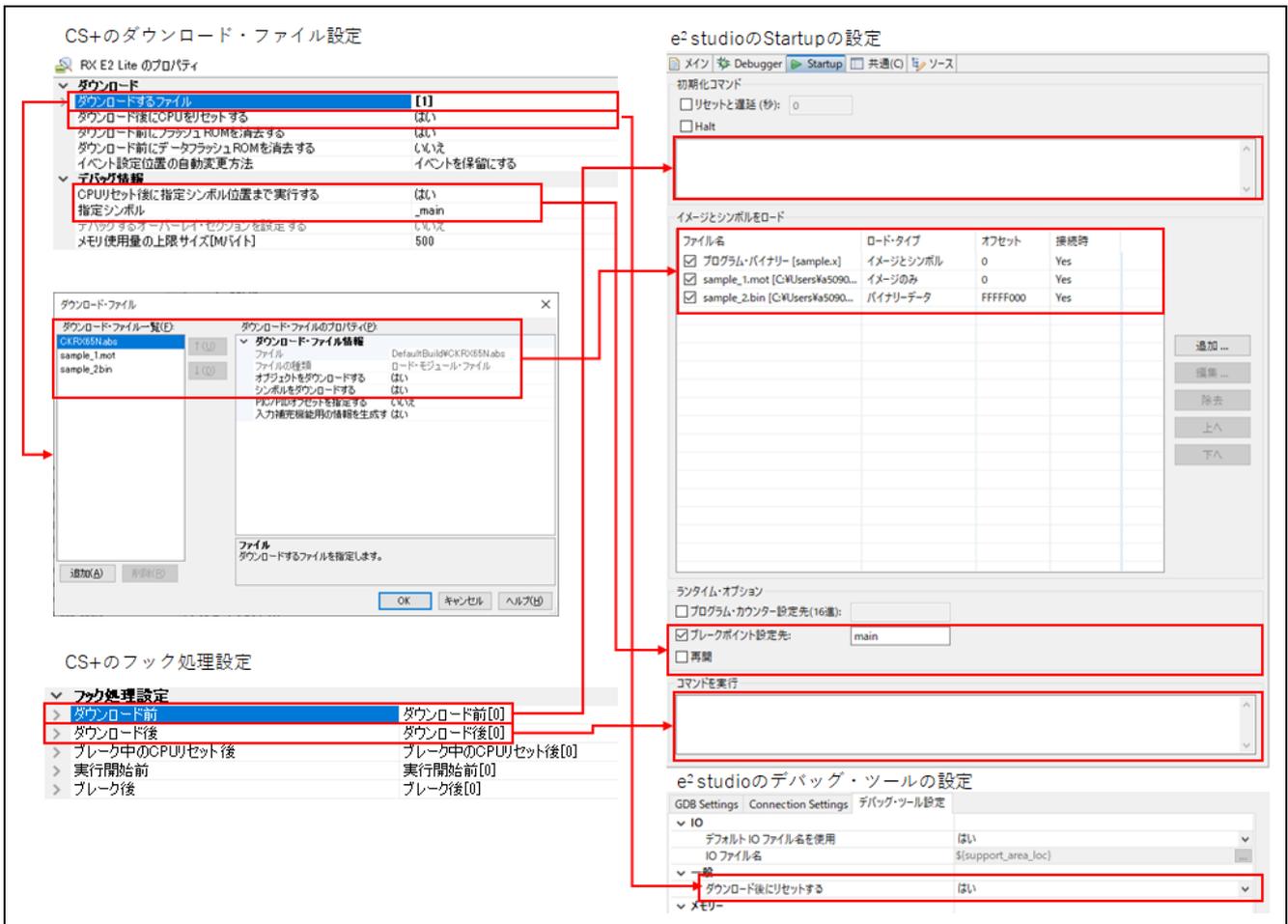


図 4-1 ダウンロードファイルとコマンド処理

なお、CS+と e<sup>2</sup> studio ではコマンド形式が異なり e<sup>2</sup> studio では GDB コマンドになります。

フック処理の記述を GDB コマンドに変換した例が以下になります。

```
SYSTEM.ROMWTT 0x02    →    set {char} 0x0008101C = 0x02
SYSTEM.PRCR 0xa503   →    set {short}0x000803FE = 0xa503
```

### 4.3 デバッガとの接続解除方法

デバッガとの接続を解除する場合は、e<sup>2</sup> studio では「実行」メニュー → 「終了」もしくは「切断」を選択するか、ツールバーボタンの ボタンもしくは ボタンをクリックしてください。

#### 4.4 ホットプラグイン接続

ホットプラグイン接続とは、プログラム実行中のターゲットボードにエミュレータを接続して実行中のプログラムをデバッグすることができる接続方式です。

e<sup>2</sup> studio で、ホットプラグイン機能を使用してエミュレータと接続する場合の注意事項を説明します。

CS+ではメニューにホットプラグイン接続用の選択肢がありましたが、e<sup>2</sup> studio ではあらかじめ「実行」メニュー → 「デバッグの構成...」から「デバッグ構成」ダイアログを起動し、「Debugger」タブの「Connection Settings」タブで「ホットプラグ」の設定を「はい」にした後、通常の起動方法でデバッグを起動します。

ただし、この時、デバッグを起動する前に「Startup」タブで、「シンボルとイメージをロード」に登録されているファイルの「ロード・タイプ」は「シンボルのみ」にする必要があります。

また「ブレークポイント設定先」の設定は OFF にしてください。これが原因で接続処理中にエラーになる場合があります。

デバッグを起動するとダイアログでメッセージが表示されるので、エミュレータを動作中のターゲットボードに接続し「OK」ボタンを押すとデバッグとマイコンがホットプラグインで接続されます。

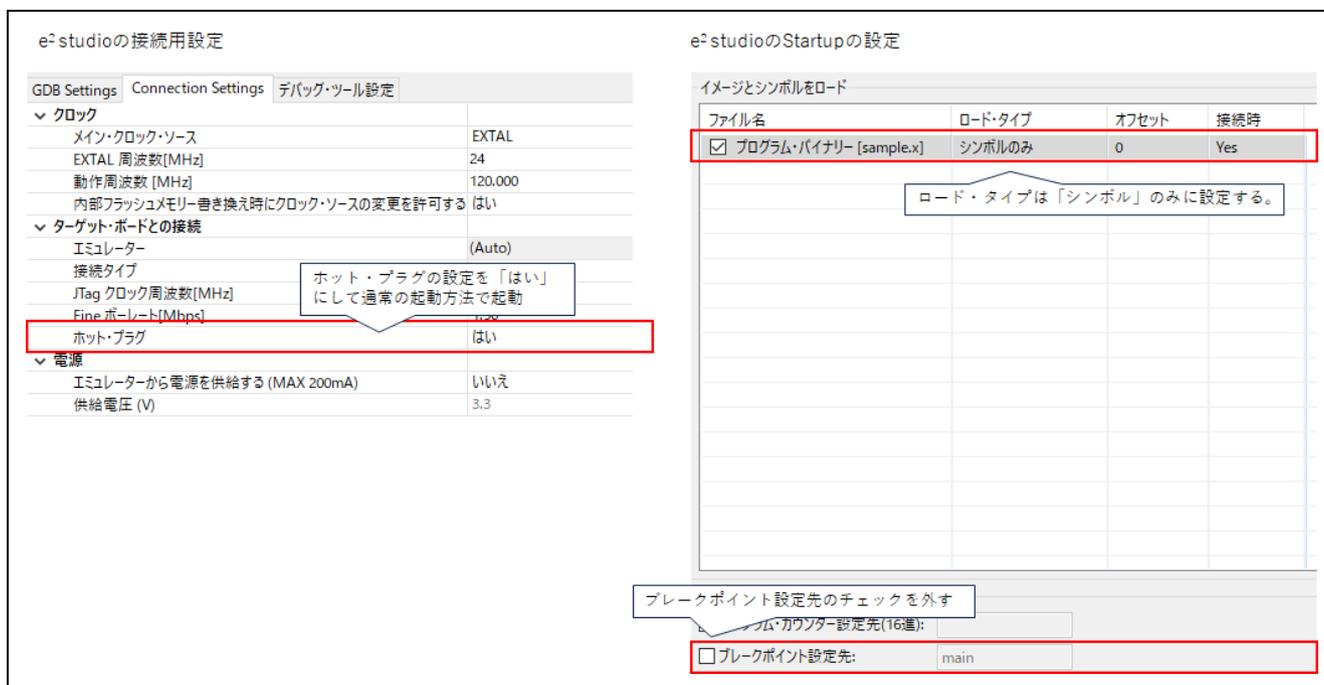


図 4-2 ホットプラグイン接続時の接続用設定

## 5. デバッグ機能

使用するマイコン毎のエミュレータを使用した場合のデバッグ機能の違いは[オンチップデバッグ 機能概要](#)をご参照ください。

基本的に e<sup>2</sup> studio と CS+でデバッグ機能の違いはありません。

### 5.1 基本的なデバッグ機能

プログラムの実行、停止やCPUリセット、ダウンロード、ステップ実行はCS+と同様にメニューおよびツールバーから行うことができます。主な機能は[e<sup>2</sup> studio クイックスタートガイド RX/RL78/RH850 ファミリ向けの「5.4 基本的なデバッグ機能」](#)の章を参照してください。

## 5.2 ブレークポイント

e<sup>2</sup> studio では CS+と同じブレークポイントの機能が使用できますが、ブレークポイントの管理は「ブレークポイント」ビューと「イベントポイント」ビューの2種類あることに注意してください。

### 5.2.1 PC(プログラムカウンタ)ブレークポイントの設定方法

e<sup>2</sup> studio での PC ブレークポイントの設定は、CS+同様エディタ画面の左余白(下図の赤で囲っている部分)で行えます。

アドレス表示のある行をダブルクリックすることでブレークポイントを設定でき、PC が指定したアドレスになった場合にブレークします。

ブレークポイントが設定済みの行をダブルクリックした場合はブレークポイントを削除します。

(CS+では1クリックでしたが e<sup>2</sup> studio ではダブルクリックになっています)

この方法で設定したブレークポイントは「ウィンドウ」メニューの「ビューの表示」から「ブレークポイント」をクリックすると開く「ブレークポイント」ビュー()に登録されます。

「ブレークポイント」ビューでは登録したブレークポイントのハードウェアブレークポイント/ソフトウェアブレークポイントの優先順の指定や変更、ブレークポイントの設定状態の参照が行えます。

詳細は [e<sup>2</sup> studio クイックスタートガイド RX/RL78/RH850 ファミリ向け](#) の「5.4.1 ブレークポイントビュー」の章を参照してください。

なお、この方法で設定したブレークポイントは、指定した行を実行する前に停止します(実行前ブレーク)。

また「Ignore count」を設定すると、回数分ブレークポイントが成立した後にブレークしますが、ユーザプログラムの実行がリアルタイムではなくなりますので注意してください。

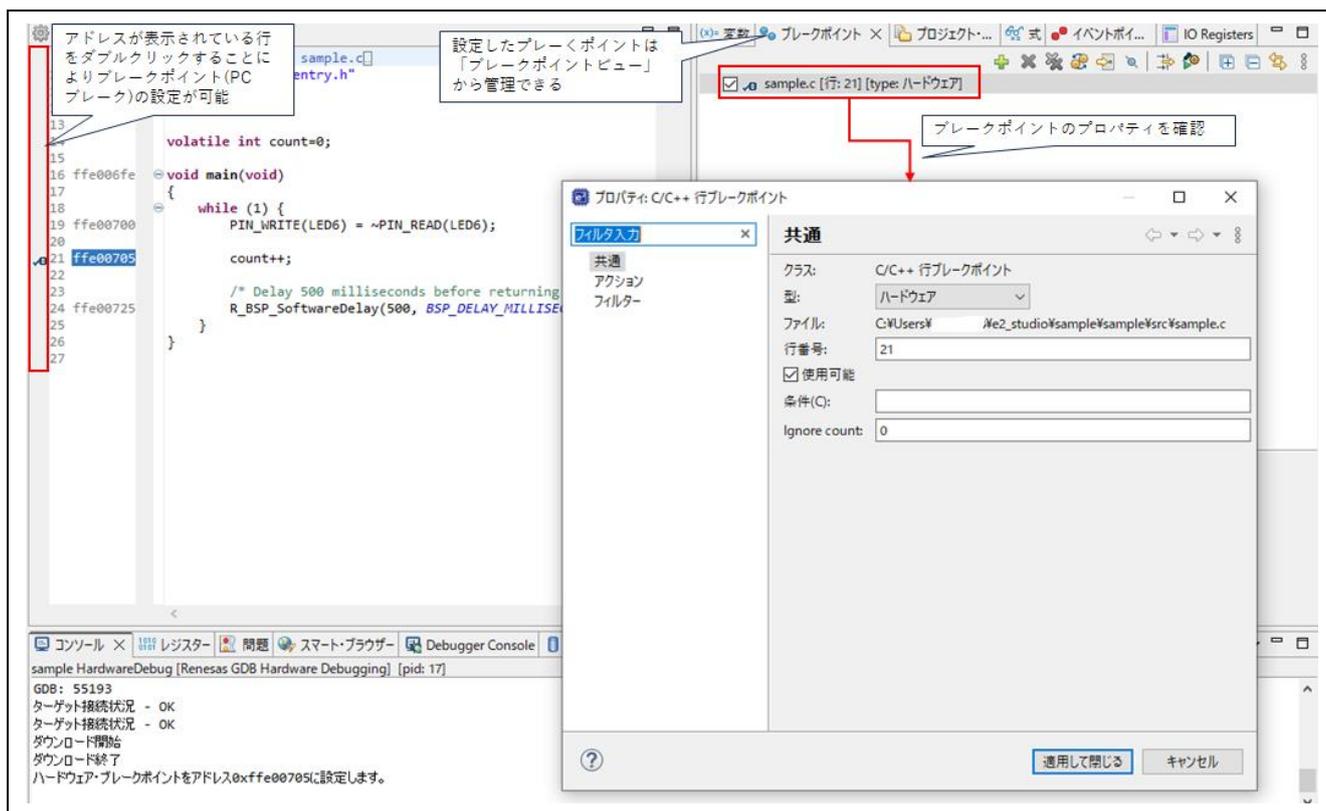


図 5-1 PC ブレークポイントの設定方法(1)

また、メニューの「Renesas Views」から「デバッグ」→「イベントポイント」を選択すると「イベントポイント」ビューが開きます。

ここで「イベント・ブレーク」をクリックして開くダイアログからイベントポイントを追加し、イベントポイントのイベントポイント・タイプに「Execution Address」を指定したブレークも同様の PC ブレークになります(エディタ上には表示されません)。

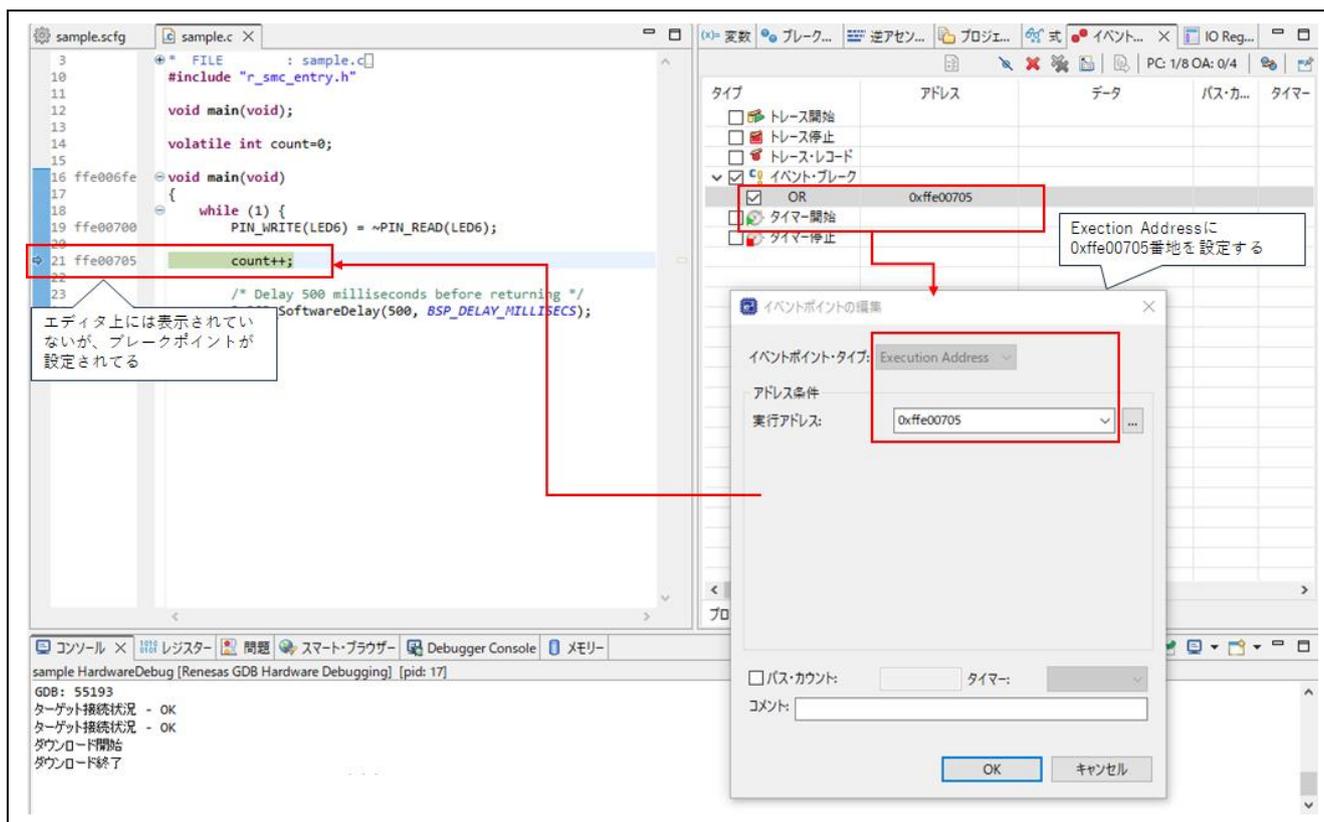


図 5-2 PC ブレークポイントの設定方法(2)

「バスカウント」を設定すると条件が成立した回数でブレークします、この設定の場合リアルタイム性は崩れません。

ただし、この方法で設定したブレークポイントは、指定した行を実行した後に停止します(実行後ブレーク)ので、実際に停止するアドレスはブレークポイントを設定した行より数命令後ろになる場合があります。

なお、エディタで設定したハードウェアブレークと「Execution Address」で設定したブレークは同じリソースを共有しています。

したがって、基本的には PC ブレークはエディタ画面のソース行で指定し、「ブレークポイント」ビューで確認する方法を推奨します。

### 5.2.2 変数や指定したアドレスへのアクセスでブレークする方法

e<sup>2</sup> studio でも、変数や指定したアドレスへのアクセスでブレークさせたい場合は、CS+と同じように変数を参照するビューである「式」ビューから設定する事ができます。

メニューの「ウィンドウ」から「ビューの表示」→「式」()をクリックすると「式」ビューを開きます。

ブレークさせたい変数を登録し、変数を選択し右クリックメニューから「Renesas イベントポイント」→「イベント・ブレークの追加」をクリックするとデータアクセスブレークのイベントポイントが設定できます。

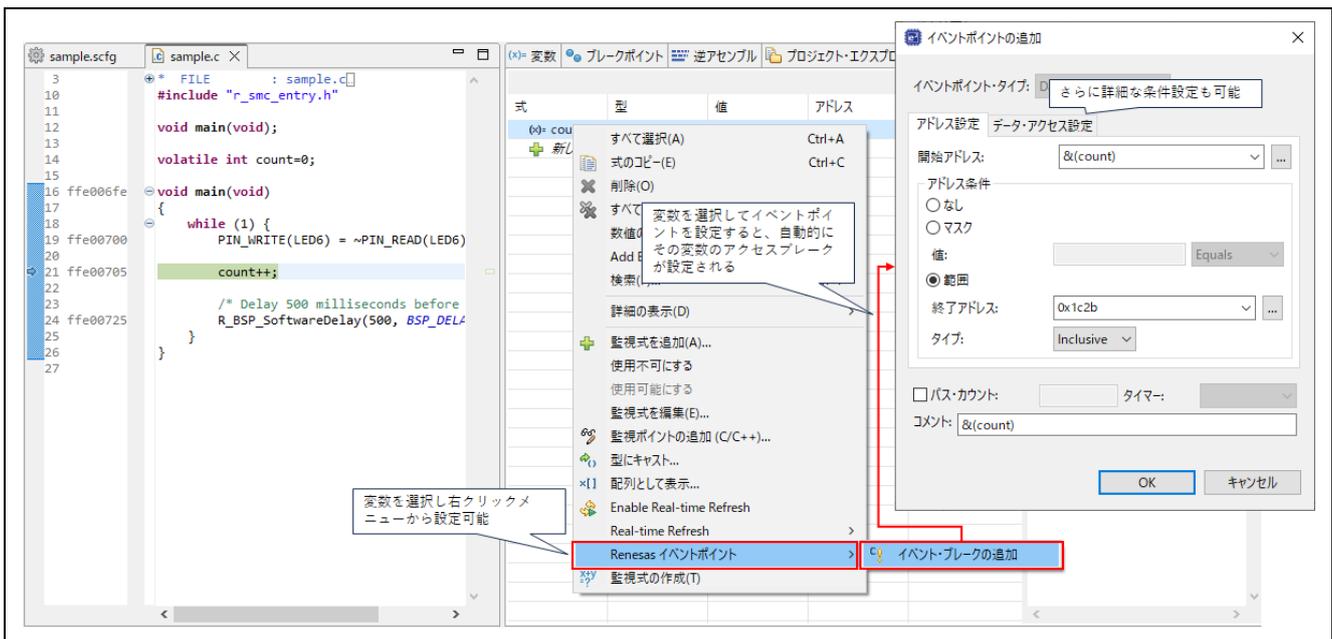


図 5-3 データアクセスブレークの設定方法(1)

「式」ビューに関しては、[e<sup>2</sup> studio クイックスタートガイド RX/RL78/RH850 ファミリ向けの「5.4.2 式ビュー」](#)の章も参照してください。

設定したイベントは、メニューの「Renesas Views」から「デバッグ」→「イベントポイント」を選択して開く「イベントポイント」ビューで確認できます。

また、イベントポイントビューから、「イベント・ブレーク」をクリックして開くダイアログからイベントポイントの追加で、イベントポイントのイベントポイント・タイプに「Data Access」を指定し直接データアクセスブレークを設定することも可能です。

アドレス値を直接指定したい場合などはこの方法で設定してください。

なお、ここで設定したブレークも条件が成立後に停止しますので、成立後プログラムが数命令実行後に停止する場合があります。

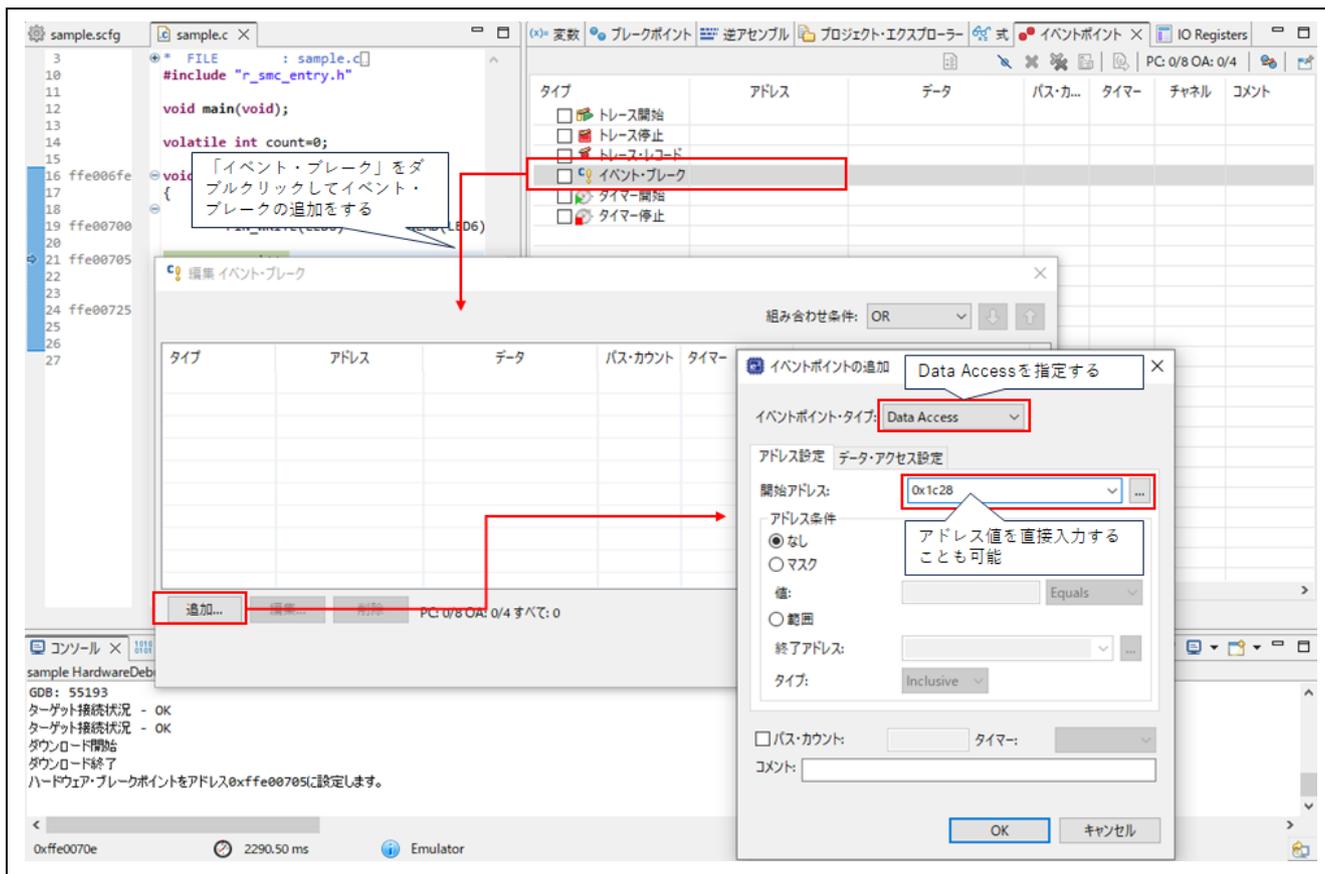


図 5-4 データアクセスブレイクの設定方法(2)

「イベントポイントビュー」に関しては、[e<sup>2</sup> studio クイックスタートガイド RX/RL78/RH850 ファミリ向けの「5.4.7 イベントポイント ビュー」](#)の章も参照してください。

### 5.3 トレース

e<sup>2</sup> studio では CS+と同じトレース機能を使用できます。

#### 5.3.1 トレースの設定方法

e<sup>2</sup> studio ではトレースの設定は「Renesas Views」メニューから「デバッグ」→「Trace」を選択して「トレース」ビューを開き、「トレース」ビュー上の  ボタンをクリックしてトレースの収集を有効にした後、  ボタンをクリックして表示される「トレース設定」ダイアログで行います。

トレースの出力の外部出力の設定はトレース専用端子を使用した大容量トレースになりますが、これは E20 エミュレータ専用の機能になります。

その他は RX ファミリでは使用できない機能になります。

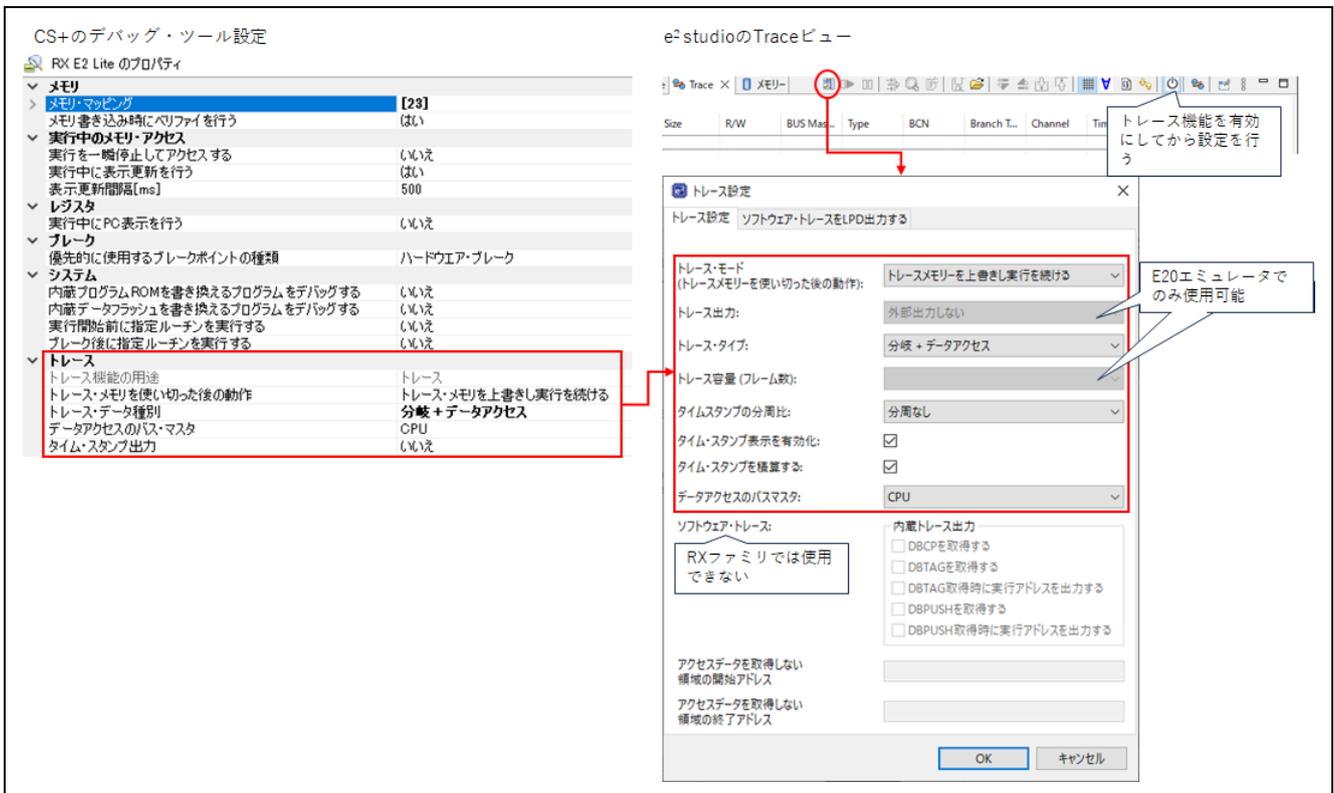


図 5-5 トレースの設定方法

### 5.3.2 トレースの開始/終了条件の設定

ユーザプログラムの実行からトレースの取得を開始するのではなく、特定アドレスの実行をトリガにしてトレース取得の開始/終了を行いたい場合は、メニューの「Renesas Views」から「デバッグ」→「イベントポイント」を選択し、「イベントポイント」ビューを開き「トレース開始」もしくは「トレース停止」をダブルクリックし開いたダイアログで、イベントを追加するにより設定します。

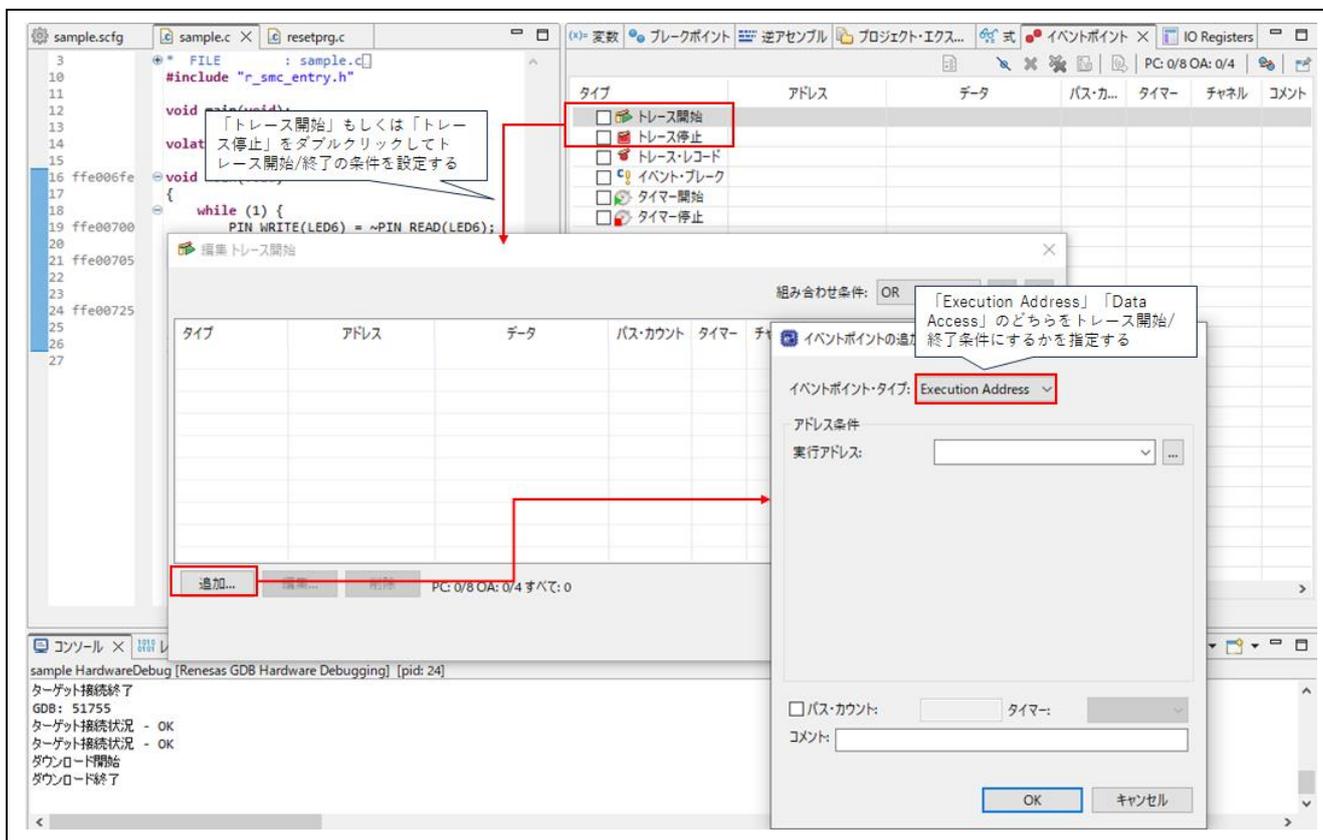


図 5-6 トレースの開始/終了条件の設定

### 5.3.3 データアクセストレースの条件設定

ユーザプログラムのすべてのデータアクセスを取得するのではなく、特定のアドレスへのデータアクセスのみをトレースしたい場合は、「イベントポイント」ビューの「トレース・レコード」をダブルクリックし、開いたダイアログでイベントを追加して設定します。

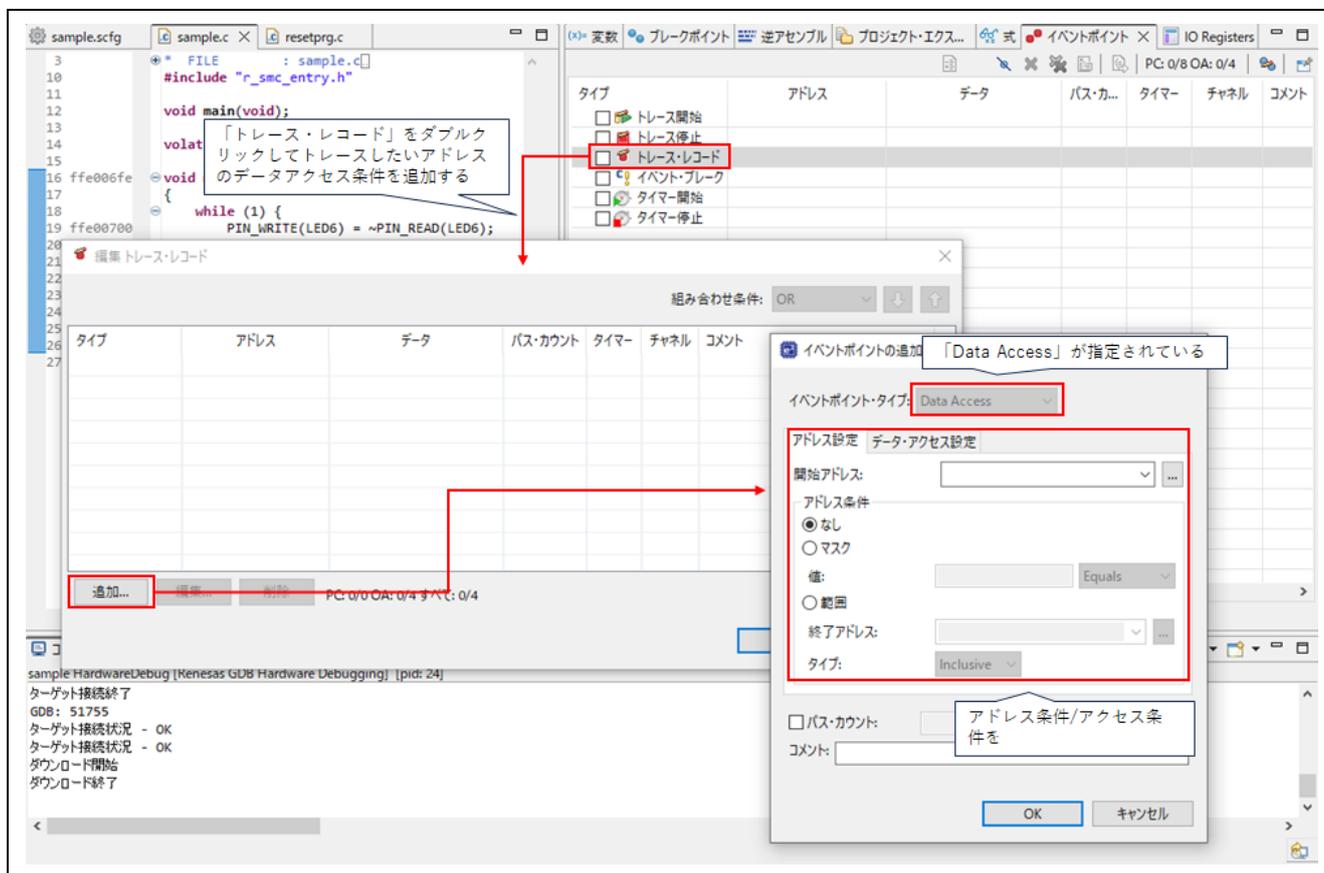


図 5-7 データアクセストレースの設定

### 5.3.4 トレース・イベントポイント

トレースイベントの設定は、「トレース」ビューの  ボタンをクリックして開く「トレース・イベントポイント」ダイアログからでも設定可能です。

詳細は、[e<sup>2</sup> studio クイックスタートガイド RX/RL78/RH850 ファミリ向け](#)の「5.4.9 トレースビュー」の章を参照してください。

## 5.4 パフォーマンス(タイマ計測)機能

e<sup>2</sup> studio は CS+と同様にタイマ計測機能を使用したパフォーマンス測定(プログラムの特定期間の時間測定)が可能です。

設定方法、計測結果の確認方法は以下の FAQ を参照してください。

#### [二点間の実行時間を測定する方法 \(e<sup>2</sup> studio\)](#)

なお、RX600/700 はタイマを 2ch 持っており 2 区間の実行時間を測定できますが、64bit タイマを使用する場合は 1 区間のみになり、Timer1 のみ表示されます。

## 5.5 メモリ操作

e<sup>2</sup> studio の「メモリー」ビューの開き方や基本的な機能は、[e<sup>2</sup> studio クイックスタートガイド RX/RL78/RH850 ファミリ向けの「5.4.4 メモリービュー」](#)の章を参照してください。

以下は特にデバッガでよく使用するメモリ操作方法に関して説明します。

### 5.5.1 メモリをフィルする方法

e<sup>2</sup> studio でのメモリフィル(一括して変更)は、「メモリー」ビューのビューメニューから「検索/置換」を選択して開いたダイアログで「Fill memory」を選択することで可能です。

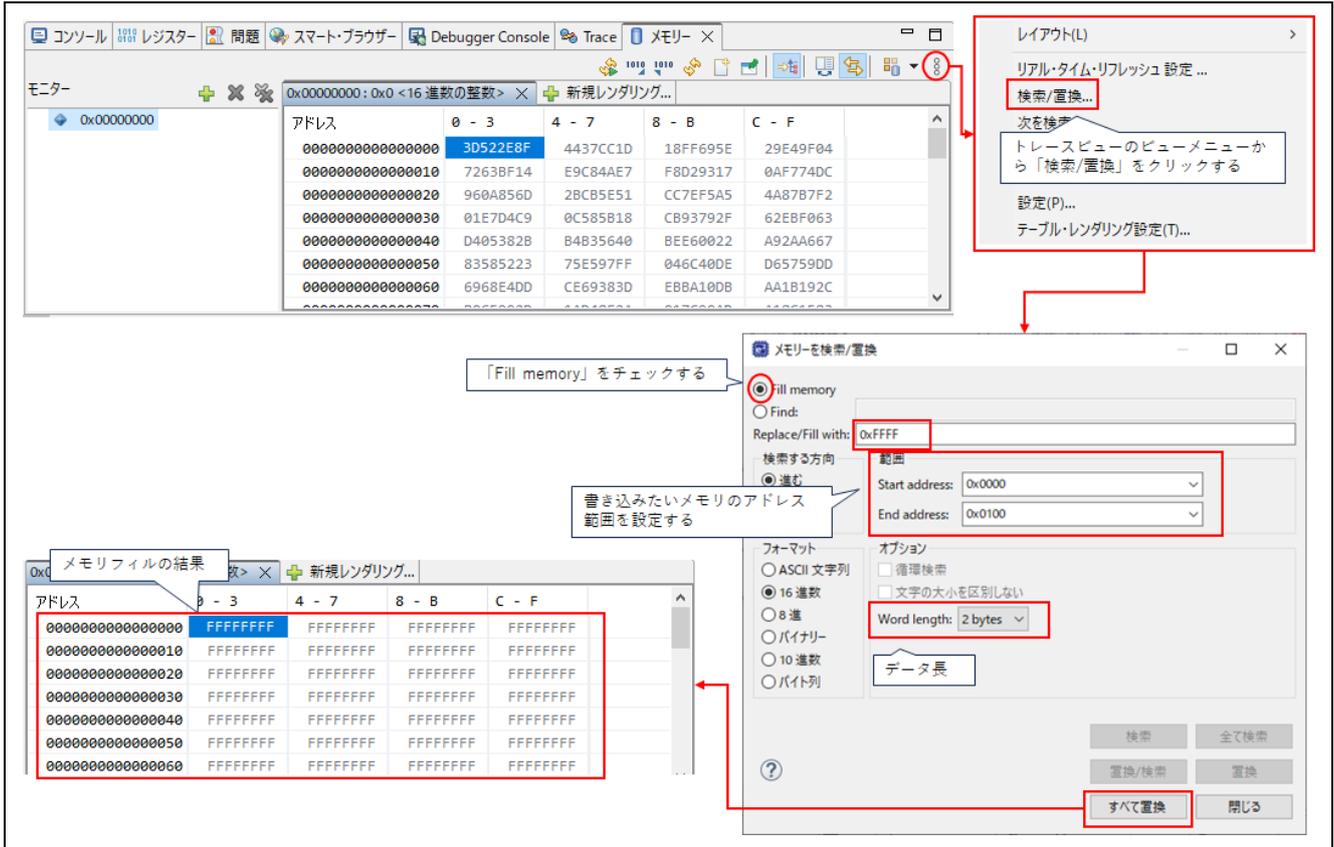
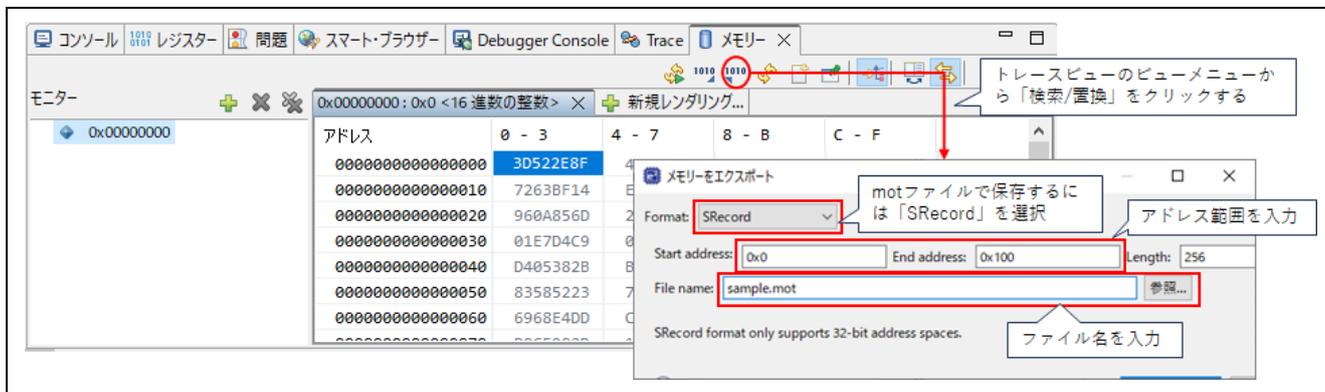


図 5-8 メモリフィルの方法

### 5.5.2 メモリ内容をセーブする方法

e<sup>2</sup> studio でメモリ内容をセーブする場合は、「メモリー」ビューのエクスポートアイコン  をクリックします。

ダイアログが開きますので、保存したいファイルの種類、保存範囲、ファイル名を設定して、OK ボタンを押してください。



## 5.6 レジスタ操作

e<sup>2</sup> studio では汎用レジスタと I/O レジスタの参照/変更はそれぞれ独立したビューで行います。

各ビュー開き方や基本的な機能は、[e<sup>2</sup> studio クイックスタートガイド RX/RL78/RH850 ファミリ向けの「5.4.3 レジスタ ビュー」](#)と「[5.4.8 IO Registers ビュー](#)」の章を参照してください。

IO レジスタをファイルに保存したい場合は以下の FAQ を参照してください。

[I/O レジスタの値をファイルに保存したい](#)

## 5.7 プログラム実行中にメモリや変数を自動更新する方法

e<sup>2</sup> studio では自動更新を有効にする設定は「メモリ」ビュー、「式」ビューそれぞれにあります。

### 5.7.1 「メモリ」ビューの自動更新

e<sup>2</sup> studio では「メモリ」ビューのリアルタイム・リフレッシュボタン(🔄)を押すと、実行中に見えるメモリの値は設定されたリフレッシュ間隔で最新の値に更新されます。変更された値は赤で表示されます。

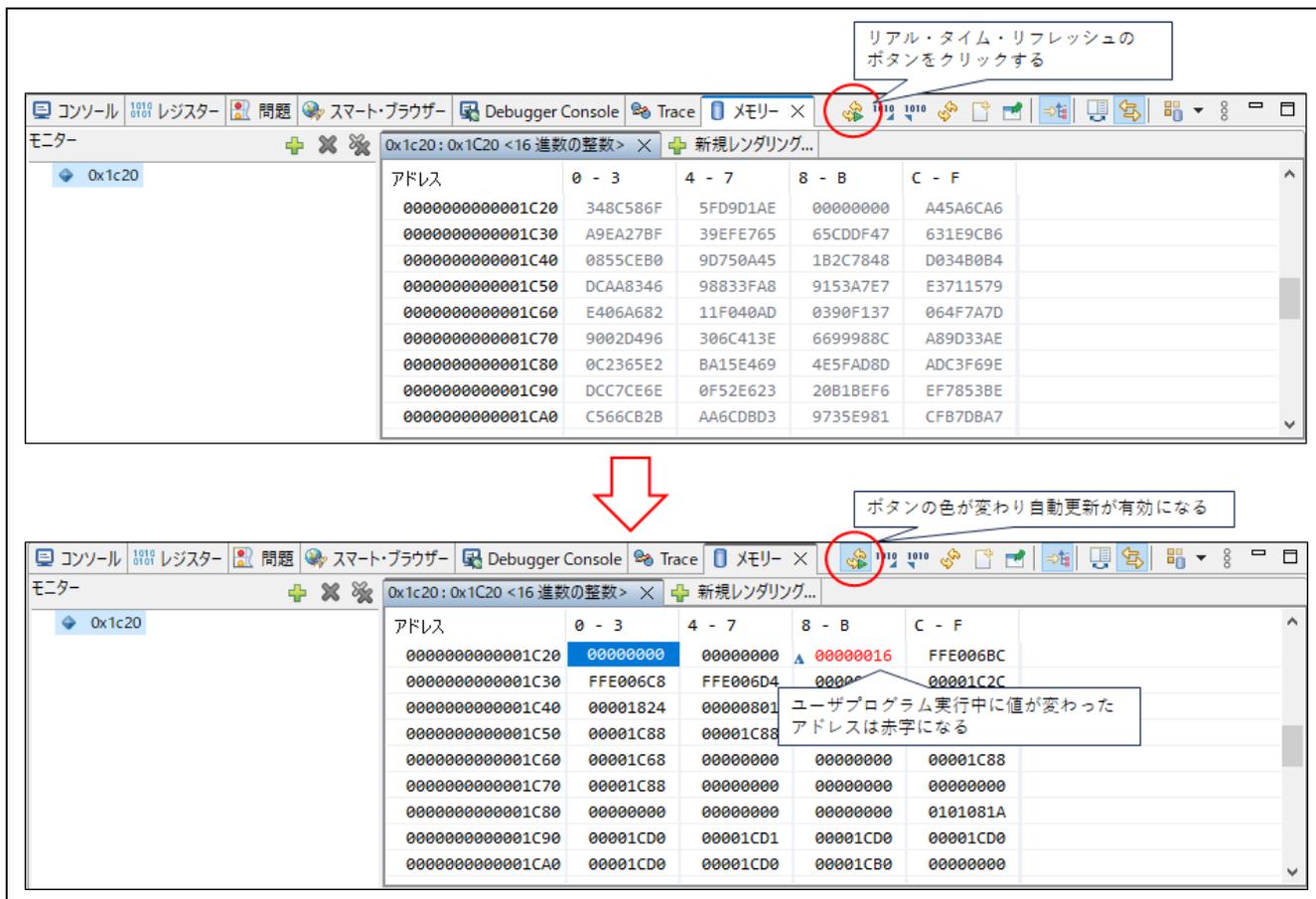


図 5-10 「メモリ」ビューの自動更新

### 5.7.2 式ビューの自動更新

e<sup>2</sup> studio では式ビューに登録された変数それぞれに自動更新の有効/無効の設定が可能です。

変数を選択した状態で右クリックメニューから「Enable Real-time Refresh」をクリックすると、変数の左に 🌱 マークが表示され、その変数は実行中に自動更新されます。

また、式ビューの 🌱 ボタンをクリックすると、全変数の自動更新が無効になります。

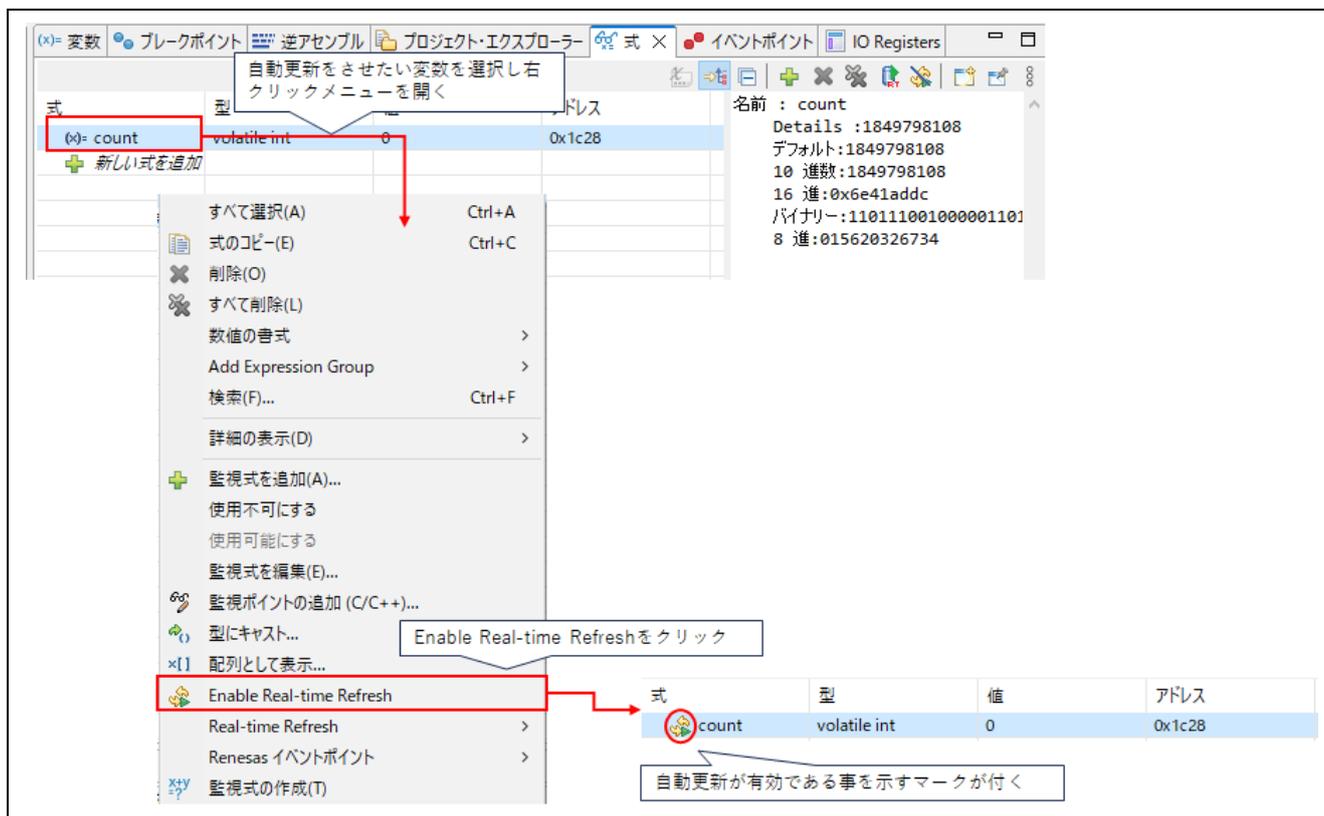


図 5-11 式ビューの自動更新

## 6. フラッシュライタと同じ書き込みを行う

e<sup>2</sup> studio は CS+には無い内蔵フラッシュメモリへの書き込みのみだけを行うモードを持っています。

「Connection Settings」の通信モードの項目のモードを「デバッグ・モード」から「内蔵フラッシュメモリへの書き込み」に変更し、「Startup」の設定でダウンロードするファイルの「接続時」の設定を「No」にしてデバッグを起動します。

デバッグ起動後に手動でダウンロードを行うと、書き込みが行われます。

「デバッグ・モード」でダウンロードを行った場合、デバッグは ID コードをすべて 0xFF に上書きやエンディアン選択レジスタをデバッグの設定に合わせて書き換える等、デバッグによる書き換えが発生しますが、「内蔵フラッシュメモリへの書き込み」モードでダウンロードした場合は、フラッシュライタで書き込んだ場合と同じ結果になります。

また、このモードではデバッグ終了後にエミュレータを基板と切り離すことなくユーザプログラムを実行することが可能です。

The screenshot shows the 'e<sup>2</sup> studioの接続用設定' (e<sup>2</sup> studio Connection Settings) window. The 'デバッグ・ツール設定' (Debug Tool Settings) tab is active. The '通信モード' (Communication Mode) section is highlighted with a red box. A callout box points to the 'モード' (Mode) dropdown, which is set to '内蔵フラッシュメモリへの書き込み' (Write to internal flash memory). The 'デバッグ終了後にユーザープログラムを実行する' (Execute user program after debug) checkbox is checked.

Below, the 'e<sup>2</sup> studioのStartup設定' (e<sup>2</sup> studio Startup Settings) window is shown. The 'イメージとシンボルをロード' (Load image and symbols) section is highlighted with a red box. A callout box points to the 'ロードタイプ' (Load type) dropdown, which is set to 'イメージのみ' (Image only). Another callout box points to the '接続時' (At connection) dropdown, which is set to 'No'.

項目	設定
メインクロックソース	EXTAL
EXTAL 周波数 [MHz]	24
動作周波数 [MHz]	120.000
内部フラッシュメモリ書き換え時にクロックソースの変更を許可する	はい
エミュレーター	(Auto)
接続タイプ	Fine
JTag クロック周波数 [MHz]	6.00
Fine ボーレート [Mbps]	1.50
ホットプラグ	いいえ
エミュレーターから電源を供給する (MAX 200mA)	いいえ
供給電圧 (V)	3.3
レジスタ設定	
モード端子	
起動バンクを変更する	
起動バンク	バンク0
モード	内蔵フラッシュメモリへの書き込み
デバッグ終了後にユーザープログラムを実行する	はい

ファイル名	ロードタイプ	オフセット	接続時
<input checked="" type="checkbox"/> プログラム・バイナリー [sample.x]	イメージのみ	0	No

図 6-1 内蔵フラッシュメモリへの書き込みのみを行う設定

以下の FAQ も参照してください。

[デバッグ時には正常動作するプログラムが単体では動作しない \[RX\]](#)

## 7. FAQ 集

e<sup>2</sup> studio を使用するにあたり役立つ FAQ を以下にまとめています。ぜひご活用ください。

[e<sup>2</sup> studio の FAQ 集](#)

## 改訂記録

Rev.	発行日	改訂内容	
		ページ	ポイント
1.00	Dec.21.23	-	初版発行

## 製品ご使用上の注意事項

ここでは、マイコン製品全体に適用する「使用上の注意事項」について説明します。個別の使用上の注意事項については、本ドキュメントおよびテクニカルアップデートを参照してください。

### 1. 静電気対策

CMOS製品の取り扱いの際は静電気防止を心がけてください。CMOS製品は強い静電気によってゲート絶縁破壊を生じることがあります。運搬や保存の際には、当社が出荷梱包に使用している導電性のトレーやマガジンケース、導電性の緩衝材、金属ケースなどを利用し、組み立て工程にはアースを施してください。プラスチック板上に放置したり、端子を触ったりしないでください。また、CMOS製品を実装したボードについても同様の扱いをしてください。

### 2. 電源投入時の処置

電源投入時は、製品の状態は不定です。電源投入時には、LSIの内部回路の状態は不確定であり、レジスタの設定や各端子の状態は不定です。外部リセット端子でリセットする製品の場合、電源投入からリセットが有効になるまでの期間、端子の状態は保証できません。同様に、内蔵パワーオンリセット機能を使用してリセットする製品の場合、電源投入からリセットのかかる一定電圧に達するまでの期間、端子の状態は保証できません。

### 3. 電源オフ時における入力信号

当該製品の電源がオフ状態のときに、入力信号や入出力プルアップ電源を入れしないでください。入力信号や入出力プルアップ電源からの電流注入により、誤動作を引き起こしたり、異常電流が流れ内部素子を劣化させたりする場合があります。資料中に「電源オフ時における入力信号」についての記載のある製品は、その内容を守ってください。

### 4. 未使用端子の処理

未使用端子は、「未使用端子の処理」に従って処理してください。CMOS製品の入力端子のインピーダンスは、一般に、ハイインピーダンスとなっています。未使用端子を開放状態で動作させると、誘導現象により、LSI周辺のノイズが印加され、LSI内部で貫通電流が流れたり、入力信号と認識されて誤動作を起こす恐れがあります。

### 5. クロックについて

リセット時は、クロックが安定した後、リセットを解除してください。プログラム実行中のクロック切り替え時は、切り替え先クロックが安定した後、切り替えてください。リセット時、外部発振子（または外部発振回路）を用いたクロックで動作を開始するシステムでは、クロックが十分安定した後、リセットを解除してください。また、プログラムの途中で外部発振子（または外部発振回路）を用いたクロックに切り替える場合は、切り替え先のクロックが十分安定してから切り替えてください。

### 6. 入力端子の印加波形

入力ノイズや反射波による波形歪みは誤動作の原因になりますので注意してください。CMOS製品の入力がノイズなどに起因して、 $V_{IL}$  (Max.) から  $V_{IH}$  (Min.) までの領域にとどまるような場合は、誤動作を引き起こす恐れがあります。入力レベルが固定の場合はもちろん、 $V_{IL}$  (Max.) から  $V_{IH}$  (Min.) までの領域を通過する遷移期間中にチャタリングノイズなどが入らないように使用してください。

### 7. リザーブアドレス（予約領域）のアクセス禁止

リザーブアドレス（予約領域）のアクセスを禁止します。アドレス領域には、将来の拡張機能用に割り付けられている リザーブアドレス（予約領域）があります。これらのアドレスをアクセスしたときの動作については、保証できませんので、アクセスしないようにしてください。

### 8. 製品間の相違について

型名の異なる製品に変更する場合は、製品型名ごとにシステム評価試験を実施してください。同じグループのマイコンでも型名が違えば、フラッシュメモリ、レイアウトパターンの相違などにより、電気的特性の範囲で、特性値、動作マージン、ノイズ耐量、ノイズ輻射量などが異なる場合があります。型名が違う製品に変更する場合は、個々の製品ごとにシステム評価試験を実施してください。

## ご注意書き

1. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。回路、ソフトウェアおよびこれらに関連する情報を使用する場合、お客様の責任において、お客様の機器・システムを設計ください。これらの使用に起因して生じた損害（お客様または第三者いずれに生じた損害も含まれます。以下同じです。）に関し、当社は、一切その責任を負いません。
  2. 当社製品または本資料に記載された製品データ、図、表、プログラム、アルゴリズム、応用回路例等の情報の使用に起因して発生した第三者の特許権、著作権その他の知的財産権に対する侵害またはこれらに関する紛争について、当社は、何らの保証を行うものではなく、また責任を負うものではありません。
  3. 当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
  4. 当社製品を組み込んだ製品の輸出入、製造、販売、利用、配布その他の行為を行うにあたり、第三者保有の技術の利用に関するライセンスが必要となる場合、当該ライセンス取得の判断および取得はお客様の責任において行ってください。
  5. 当社製品を、全部または一部を問わず、改造、変更、複製、リバースエンジニアリング、その他、不適切に使用しないでください。かかる改造、変更、複製、リバースエンジニアリング等により生じた損害に関し、当社は、一切その責任を負いません。
  6. 当社は、当社製品の品質水準を「標準水準」および「高品質水準」に分類しており、各品質水準は、以下に示す用途に製品が使用されることを意図しております。  
標準水準： コンピュータ、OA 機器、通信機器、計測機器、AV 機器、家電、工作機械、パーソナル機器、産業用ロボット等  
高品質水準： 輸送機器（自動車、電車、船舶等）、交通管制（信号）、大規模通信機器、金融端末基幹システム、各種安全制御装置等  
当社製品は、データシート等により高信頼性、Harsh environment 向け製品と定義しているものを除き、直接生命・身体に危害を及ぼす可能性のある機器・システム（生命維持装置、人体に埋め込み使用するもの等）、もしくは多大な物的損害を発生させるおそれのある機器・システム（宇宙機器と、海底中継器、原子力制御システム、航空機制御システム、プラント基幹システム、軍事機器等）に使用されることを意図しておらず、これらの用途に使用することは想定していません。たとえ、当社が想定していない用途に当社製品を使用したことにより損害が生じても、当社は一切その責任を負いません。
  7. あらゆる半導体製品は、外部攻撃からの安全性を 100%保証されているわけではありません。当社ハードウェア/ソフトウェア製品にはセキュリティ対策が組み込まれているものもありますが、これによって、当社は、セキュリティ脆弱性または侵害（当社製品または当社製品が使用されているシステムに対する不正アクセス・不正使用を含みますが、これに限られません。）から生じる責任を負うものではありません。当社は、当社製品または当社製品が使用されたあらゆるシステムが、不正な改変、攻撃、ウイルス、干渉、ハッキング、データの破壊または窃盗その他の不正な侵入行為（「脆弱性問題」といいます。）によって影響を受けないことを保証しません。当社は、脆弱性問題に起因したまたはこれに関連して生じた損害について、一切責任を負いません。また、法令において認められる限りにおいて、本資料および当社ハードウェア/ソフトウェア製品について、商品性および特定目的との合致に関する保証ならびに第三者の権利を侵害しないことの保証を含め、明示または黙示のいかなる保証も行いません。
  8. 当社製品をご使用の際は、最新の製品情報（データシート、ユーザーズマニュアル、アプリケーションノート、信頼性ハンドブックに記載の「半導体デバイスの使用上の一般的な注意事項」等）をご確認の上、当社が指定する最大定格、動作電源電圧範囲、放熱特性、実装条件その他指定条件の範囲内でご使用ください。指定条件の範囲を超えて当社製品をご使用された場合の故障、誤動作の不具合および事故につきましては、当社は、一切その責任を負いません。
  9. 当社は、当社製品の品質および信頼性の向上に努めていますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は、データシート等において高信頼性、Harsh environment 向け製品と定義しているものを除き、耐放射線設計を行っておりません。仮に当社製品の故障または誤動作が生じた場合であっても、人身事故、火災事故その他社会的損害等を生じさせないよう、お客様の責任において、冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、お客様の機器・システムとしての出荷保証を行ってください。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様の機器・システムとしての安全検証をお客様の責任で行ってください。
  10. 当社製品の環境適合性等の詳細につきましては、製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。かかる法令を遵守しないことにより生じた損害に関して、当社は、一切その責任を負いません。
  11. 当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器・システムに使用することはできません。当社製品および技術を輸出、販売または移転等する場合は、「外国為替及び外国貿易法」その他日本国および適用される外国の輸出管理関連法規を遵守し、それらの定めるところに従い必要な手続きを行ってください。
  12. お客様が当社製品を第三者に転売等される場合には、事前に当該第三者に対して、本ご注意書き記載の諸条件を通知する責任を負うものとなります。
  13. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを禁じます。
  14. 本資料に記載されている内容または当社製品についてご不明な点がございましたら、当社の営業担当者までお問合せください。
- 注 1. 本資料において使用されている「当社」とは、ルネサス エレクトロニクス株式会社およびルネサス エレクトロニクス株式会社が直接的、間接的に支配する会社をいいます。
- 注 2. 本資料において使用されている「当社製品」とは、注 1 において定義された当社の開発、製造製品をいいます。

(Rev.5.0-1 2020.10)

## 本社所在地

〒135-0061 東京都江東区豊洲 3-2-24（豊洲フォレシア）

[www.renesas.com](http://www.renesas.com)

## お問合せ窓口

弊社の製品や技術、ドキュメントの最新情報、最寄の営業お問合せ窓口に関する情報などは、弊社ウェブサイトをご覧ください。

[www.renesas.com/contact/](http://www.renesas.com/contact/)

## 商標について

ルネサスおよびルネサスロゴはルネサス エレクトロニクス株式会社の商標です。すべての商標および登録商標は、それぞれの所有者に帰属します。